



NAR Labs 國家實驗研究院  
台灣半導體研究中心  
Taiwan Semiconductor Research Institute



# 2022 TSRI優良晶片設計獎

## 優等設計獎

### 設計專題

應用在三倍電源電壓下具有電流鏡架構之電源線間  
靜電放電箝制電路

### Paper Title

Power-Rail ESD Clamping Circuit Design with Current Mirror Structure in  
3xVDD Application

國立臺灣師範大學

指導教授:林群祐

設計者:張群榮

代理主任 Acting Director General

邱佳松 Chia-sung Chiu

中華民國一百一十一年八月二日

August 2, 2022