



台灣靜電放電防護工程學會
Taiwan ESD Association

2011 靜電防制專業工程師訓練課程

暨

2011 台灣靜電放電防護技術論壇

靜電放電 (Electrostatic Discharge, ESD) 問題在電機、電子、資訊、通訊等產品不斷運用新科技推陳出新的情形下，愈顯其重要性與時效性。為提昇台灣電子工業之 ESD 防護設計能力，並培訓國內電子產業所需的靜電防制專業人員，台灣靜電放電防護工程學會 (Taiwan ESD Association, T-ESDA) 本年度特別於新竹及台北舉辦技術論壇與訓練課程，邀集相關領域專業講師，提供靜電放電防護技術實例與方法，期望能夠提昇業界相關工作人員之 ESD 防護知識與技術，並協助電子產業建立正確的靜電防制觀念，採取有效的步驟，使其產品在國際市場上更具競爭力。

主辦單位：台灣靜電放電防護工程學會 (Taiwan ESD Association, T-ESDA)

<http://www.t-esda.org/> E-mail: service@t-esda.org

時間與地點：

靜電防制專業工程師訓練課程

台北場次-2011 年 7 月 5 日 台北市和平東路二段 106 號 科技大樓六樓 603 室

新竹場次-2011 年 7 月 13 日 新竹市大學路 1001 號交通大學電子資訊研究大樓 1F 第三會議室

靜電放電防護技術論壇

2011 年 7 月 12 日 新竹市大學路 1001 號交通大學電子資訊研究大樓 1F 第三會議室

課程內容

課程 A - 靜電防制專業工程師訓練		課程 B - 靜電放電防護技術論壇	
日期：台北 - 7/5 (二)；新竹 - 7/13 (三)		日期：新竹 - 7/12 (二)	
時 間	課程與講師	時 間	課程與講師
09:00-10:00	認識靜電與靜電放電 晶焱科技 林明芳經理	09:00-10:30	RF ESD 交通大學 林群祐博士
10:00-10:20	Coffee Break	10:30-10:50	Coffee Break
10:20-12:00	靜電防制材料 及離子產生器之原理與應用 晶焱科技 林明芳經理	10:50-12:20	Component Level ESD Testing and Standards 訊程實業
12:00-13:00	Lunch	12:20-13:30	Lunch
13:00-14:40	靜電放電對電子產品之影響 元件及系統產品的靜電測試及設計 晶焱科技 蔡耀城經理	13:30-15:00	System-Level ESD 晶焱科技 李健銘副理
14:40-15:00	Coffee Break	15:00-15:20	Coffee Break
15:00-15:50	建立一個有效的靜電防制計劃 晶焱科技 蔡耀城經理	15:20-16:50	HV ESD 交通大學 柯明道教授
15:50-16:00	Q & A		
16:00-17:00	靜電防制專業工程師測驗	16:50-17:00	Q & A



Technical Talk in 【2011 台灣靜電放電防護技術論壇】

ESD and SOA in High-Voltage CMOS Integrated Circuits

Prof. Ming-Dou Ker (柯明道教授), IEEE FELLOW

(1) Institute of Electronics, National Chiao-Tung University,
Hsinchu, Taiwan. (交通大學 電子研究所)

(2) Dept. of Electronic Engineering, I-Shou University,
Kaohsiung, Taiwan. (義守大學 電子工程系)

Copyright T-ESDA

July 12, 2011

1

Ker'11



Outline

- High Voltage Devices in CMOS Processes.
- ESD Issues of HV CMOS Integrated Circuits.
- SOA Issues in HV Devices.
- Summary

ESD: ElectroStatic Discharge

SOA: Safe Operating Area

Copyright T-ESDA

2

Ker'11