

經濟部工業局 101 年度智慧電子學院計畫 國研院國家晶片系統設計中心短期專業訓練班

晶片中心針對 IC 設計開設之專業進修課程
本年度特別邀請 IEEE Fellow、ISSCC 論文權威教授
及 CIC 績優專業講師進行授課！

課程內容包含詳盡的理論解說與應用實例
提升您的職場競爭力及讓您成為更專業 IC 設計人員

◆**報名網址** <http://www.cic.org.tw> / 點選「教育訓練」/「智慧電子學院課程」，詳細報名流程及報名須知請上網查詢，即日起開始報名，名額有限，額滿為止。

◆**上課地點** CIC 新竹訓練教室（新竹市科學園區展業一路 26 號 8 樓）
台北科技大學綜合科館教室

◆**收費標準** 每門課程學員自付額 5,000 元，特定身分學員自付 3,000 元。[原價 10,000 元，一般身分學員由經濟部工業局補助 50%，特定身分者補助 70%，特定身分係含低收入戶、原住民及身心障礙者。]

◆**聯絡窗口** 林小姐 電話：03-577-3693 轉 144 E-mail: yclin@cic.narl.org.tw

◆**開課課程與師資**

課程名稱	師資	經歷	上課日期(每門課程 12 小時)
高壓 CMOS 晶片設計實務	陳科宏 柯明道 謝遠達	交通大學電機系教授 (多篇 ISSCC/JSSC 論文指導教授並榮獲 交通大學傑出教學獎) 交通大學電子系特聘教授、IEEE Fellow (多篇 ISSCC/JSSC 論文指導教授並榮獲 十大傑出發明家獎及傑出工程教授獎) CIC Full Custom 專業講師 (學員滿意度 90%以上之優良講師)	05/05(六)、05/12(六) 共二天，09:00~16:00
System C 理論與應用 (含實作)	黃俊銘	CIC 研究員兼資深專業講師 (資深計畫主人)	05/02(三)、05/09(三) 05/16(三)、05/23(三) 共四天，18:30~21:30
Logic Synthesis with Design Compiler(新竹班)	王旭昇	CIC Logic Synthesis 專業講師 (連續五年榮獲優良講師獎)	05/05(六)、05/06(日) 共二天，09:00~16:00
Nyquist-rate ADCs design	張順志	成功大學電機系教授 (多篇 ISSCC/JSSC 論文指導教授並榮獲 旺宏金矽獎之評審團金獎)	05/19(六)、05/26(六) 共二天，09:00~16:00
鎖相迴路設計	鄭國興	中央大學電機系教授 (多篇 JSSC/ESSCIRC 論文指導教授並榮 獲中央大學教學傑出獎)	06/02(六)、06/09(六) 共二天，09:00~16:00
Logic Synthesis with Design Compiler(台北班)	王旭昇	CIC Logic Synthesis 專業講師 (連續五年榮獲優良講師獎)	06/02(六)、06/09(日) 共二天，09:00~16:00
Cell-Based IC Physical Design and Verification with IC- compiler	詹慶達	CIC IC Compiler 專業講師 (學員滿意度 90%以上之優良講師)	06/16(六)、06/17(日) 共二天，09:00~16:00
Physical Implementation with SOC Encounter	張年翔	CIC SOC Compiler 專業講師 (學員滿意度 90%以上之優良講師)	06/30(六)、07/07(六) 共二天，09:00~16:00

主辦單位：經濟部工業局

承辦單位：財團法人資訊工業策進會

執行單位：財團法人國家實驗研究院 國家晶片系統設計中心

ESD and SOA in High-Voltage CMOS Integrated Circuits

Prof. Ming-Dou Ker (柯明道教授), *IEEE FELLOW*

(1) Institute of Electronics, National Chiao-Tung University,
Hsinchu, Taiwan. (交通大學 電子研究所)

(2) Dept. of Electronic Engineering, I-Shou University,
Kaohsiung, Taiwan. (義守大學 電子工程系)

Outline

- **Introduction of ESD Models (Test Standards).**
- **High Voltage Devices in CMOS Processes.**
- **ESD Issues of HV CMOS Integrated Circuits.**
- **SOA Issues in HV Devices.**
- **Summary.**

ESD: ElectroStatic Discharge

SOA: Safe Operating Area