

瑞昱半導體股份有限公司

感謝函

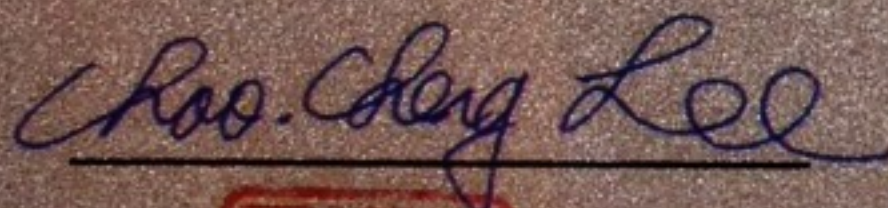
致 國立交通大學 柯明道 院長

主旨：誠摯感謝國立交通大學 光電學院 柯明道院長擔任
「瑞昱半導體先進研發科技講座」專題主講人

感謝 柯明道院長於 2013 年 12 月 18 日至我公司，擔任瑞昱半導體先進研發科技講座「Advanced ESD Protection Design in Nanoscale CMOS Integrated Circuits」之主講人。

柯院長的主題演說專精深入，助我公司各級主管及同仁受益良多，並有多位與會參訓主管及同仁表示參加本講座後，對於 Advanced ESD Protection 專業領域頗具收穫。再次謝謝 柯院長的蒞臨指導與分享，謹以此感謝函致上我公司瑞昱半導體誠摯感謝之意！

瑞昱半導體公司 資深技術副總



敬上

December 19, 2013





瑞昱半導體股份有限公司

瑞昱先進研發科技講座 邀請函

致 國立交通大學 柯明道 院長

主旨:誠摯邀請國立交通大學光電學院 柯明道院長 擔任
「瑞昱半導體先進研發科技講座」專題主講人

柯院長尊鑒

瑞昱半導體(股)公司預定 2013 年 12 月 18 日(三) 上午十點至十二點,於瑞昱半導體新竹總部舉辦「瑞昱半導體先進研發科技講座」,主題:「Advanced ESD Protection Design in Nanoscale CMOS Integrated Circuits」,我公司將發出與主題相關之所有研發中心及各事業群同仁參訓。

敬邀 柯院長擔任我公司本次講座之主講人,給予我們專業分享和指導,謝謝。

敬請 同意

瑞昱半導體公司 資深技術副總

Chao-Cheng Lee



敬邀

December 17, 2013

Advanced ESD Protection Design in Nanoscale CMOS Integrated Circuits

柯明道教授 (Prof. Ming-Dou Ker), *IEEE FELLOW*

交通大學電子研究所 奈米電子與晶片系統實驗室
Nanoelectronics and Gigascale Systems Laboratory
Institute of Electronics
National Chiao-Tung University, Hsinchu, Taiwan
mdker@ieee.org

Dec. 18, 2013

1

Outline

1. ESD Models (Standards).
2. On-Chip ESD Protection Design.
3. Power-Rail ESD Clamp Circuits.